

НОВЫЕ ГРАНИ ИСПОЛЬЗОВАНИЯ ПАК PC-3000 FLASH

1. Возможности и перспективы использования новой версии считывателя (Версия 4.0)

2. Новая идеология комплекса

- Ядро PC-3000 Flash

3. «Прямое» технологическое чтение микросхемы памяти. Назначение

4. Современные микросхемы памяти

- TLC микросхемы. Особенности.

5. Новые алгоритмы чтения микросхем памяти

- SDR и DDR микросхемы памяти
- «Особые правила чтения» микросхем памяти
- Алгоритмы чтения WL

6. Ручное добавление информации о микросхеме в справочник микросхем памяти

- Способы определения необходимых параметров

7. Фоновый анализ при чтении микросхемы памяти

8. Способы получения более качественного дампа микросхем памяти

9. Битовая карта

- Битовая карта как инструмент определения формата страницы

10. Ручные и Автоматические методы устранения «лишних» вставок

- Битовая карта как инструмент проверки правильности устранения вставок

11. Режим «Карта»

- Создание субкарты с учетом легенды
- Анализ карты
- Сохранение и загрузка по карте

12. Режим вычитывания до корректировки ECC

- Создание субкарты с учетом ECC
- Анализ параметров режима
- Анализ сообщений, выводимых в лог в процессе работы режима

13. Команда ReadRetry. Необходимость ее использования.**14. Специальные методы подготовки**

- Синхронизация каналов
- Объединение по Qword
- Объединение по блокам для N источников
- Объединение по Qword для N источников
- Объединение по байтам для N источников
- Разделение банков

15. Расширенный режим ввода параметров алгоритма «Номер блока Тип1»**16. Особенности работы некоторых контроллеров**

- Разбор необходимых предварительных преобразований и операций при работе над задачей восстановления данных
- Особенности работы некоторых трансляторов
- SM2236
- SM3257EN
- Другие

17. Анализ и улучшение построенного образа

- Анализ качества сборки
- Версии для блока
- Сдвиги между банками
- Анализ диска
- Анализ данных раздела
- Добавление виртуального раздела